

逻辑分析仪的英文是 Logic Analyzer，它是一种电子测试设备，主要用于捕捉和显示数字电路中的信号，以便分析这些信号在电路上的行为是否符合预期。逻辑分析仪能够同时监测多个信号线的状态，并能显示出这些信号之间的时间关系以及逻辑状态的变化。

逻辑分析仪通常具备以下功能：

多通道数据采集：可以同时监控多条信号线。触发和捕获：可以根据特定条件触发数据捕获过程，以捕捉感兴趣的事件。数据显示与分析：提供多种方式展示数据，如波形图、状态表等，帮助用户分析信号特性和故障排查。高分辨率定时分析：对于高速数字信号也能进行精确的定时分析。在硬件开发、嵌入式系统调试、通信协议验证等领域中，逻辑分析仪是非常重要的工具。随着技术的发展，现代逻辑分析仪还可能包含高级功能，比如协议解码、自动化测试脚本支持等，使其成为复杂数字系统开发和调试过程中不可或缺的一部分。

From:
<https://suij.wiki/> - 落月思君归

Permanent link:
<https://suij.wiki/doku.php?id=%E5%B7%A5%E5%85%B7:%E4%BB%AA%E5%99%A8:%E9%80%BB%E8%BE%91%E5%88%86%E6%9E%90%E4%BB%AA&rev=1754746378>

Last update: 2026/01/02 02:03

